

# PATENT ABSTRACTS OF JAPAN

(11)Publication number : 2003-046229  
 (43)Date of publication of application : 14.02.2003

(51)Int.Cl. H05K 3/34  
 B23K 1/00  
 B23K 1/08  
 B23K 31/02  
 B23K 35/26  
 C22C 12/00  
 H05K 1/18  
 // C22C 13/02  
 B23K101:42

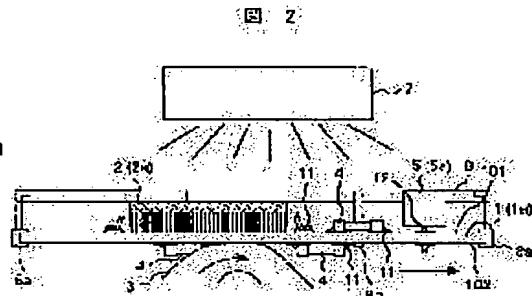
(21)Application number : 2001-233627 (71)Applicant : HITACHI LTD  
 (22)Date of filing : 01.08.2001 (72)Inventor : NAKATSUKA TETSUYA  
 OKAMOTO MASAHIRO  
 OMURA TOMOYUKI

## (54) MIXED MOUNTING METHOD USING Pb-FREE SOLDER AND FLOW SOLDERING DEVICE

### (57)Abstract:

**PROBLEM TO BE SOLVED:** To provide a mixed mounting method using Pb-free solder, which is capable of preventing soldering failures which occur usually when Pb-free solder is used and keeping a joint between a surface-mounting part and a circuit board reliably high in strength.

**SOLUTION:** In a method of mounting components mixedly on a circuit board by the use of Pb-free solder, the top surface 101 of the circuit board 1 is cooled down when surface-mounting components 2 and 4 are separated from the circuit board 1 due to the fact that the solder of the soldered joints 11 of surface-mounting components 2 and 4 is remelted, and a warpage preventing jig 8 is fixed to the circuit board 1 and a flow soldering operation is carried out by heating the top surface 102 of the circuit board 1 when the surface-mounting parts 2 and 4 are separated from the circuit board due to segregation of the low-melting component of the solder.



### LEGAL STATUS

[Date of request for examination] 09.02.2005

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office

(19)日本国特許庁 (JP)

(12) 公開特許公報 (A)

(11)特許出願公開番号

特開2003-46229

(P2003-46229A)

(43)公開日 平成15年2月14日(2003.2.14)

(51)Int.Cl.  
H 05 K 3/34

識別記号  
508  
503  
506

F I  
H 05 K 3/34

テマコート(参考)  
508A 4E080  
503A 5E319  
506B 5E336  
506D  
506F

審査請求 未請求 請求項の数23 OL (全18頁) 最終頁に続く

(21)出願番号 特願2001-233627(P2001-233627)

(22)出願日 平成13年8月1日(2001.8.1)

(71)出願人 000005108  
株式会社日立製作所  
東京都千代田区神田駿河台四丁目6番地  
(72)発明者 中塚 哲也  
神奈川県横浜市戸塚区吉田町292番地 株式会社日立製作所生産技術研究所内  
(72)発明者 岡本 正英  
神奈川県横浜市戸塚区吉田町292番地 株式会社日立製作所生産技術研究所内  
(74)代理人 100068504  
弁理士 小川 勝男 (外2名)

最終頁に続く

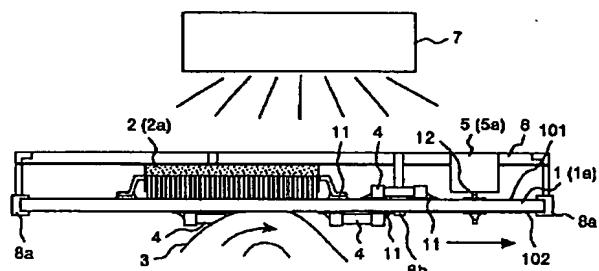
(54)【発明の名称】 P bフリーはんだを用いた混載実装方法およびフローはんだ付け装置

(57)【要約】

【課題】はんだのP bフリー化に伴い発生するはんだ付け欠陥を防止でき、しかも表面実装部品との接続強度の高信頼性を維持できるようにしたP bフリーはんだを用いた混載実装方法を提供することにある。

【解決手段】本発明は、P bフリーのはんだを用いて混載実装する方法において、表面実装部品2、4の接続部11のはんだの再溶融による表面実装部品の剥がれが起きる場合は回路基板1の上面101を冷却し、該はんだ中の低融点成分の偏析によって引き起こされる表面実装部品の剥がれが起きる場合は回路基板に反り防止治具8を取り付けて、回路基板1の上面102を加熱してフローはんだ付けすることを特徴とする。

図 2



## 【特許請求の範囲】

【請求項1】表面実装部品を回路基板の上面あるいは下面にPbフリーはんだペーストを用いてはんだ付けを行うリフローはんだ付け工程と、  
挿入実装部品のリード若しくは端子を前記回路基板に穿設されたスルーホールに上面側から挿入する挿入工程と、  
該挿入工程で挿入実装部品のリード若しくは端子をスルーホールに挿入した後、前記回路基板にフラックスを塗布するフラックス塗布工程と、  
該フラックス塗布工程で回路基板にフラックスを塗布後、該回路基板の下面を予備加熱する予備加熱工程と、  
該予備加熱工程で下面を予備加熱された回路基板の上面を冷却して回路基板の下面にPbフリーはんだの噴流を当て、挿入実装部品のリード若しくは端子を回路基板にフローはんだ付けを行うフローはんだ付け工程と、  
該フローはんだ付け工程でのはんだ付け直後に、前記回路基板の上面を冷却若しくは加熱し、更に前記回路基板の下面を冷却する基板両面温度調節工程とを有することを特徴とするPbフリーはんだを用いた混載実装方法。  
【請求項2】更に、前記フラックス塗布工程前に、回路基板の下面に表面実装部品が先付けされた部分にカバーを取り付ける工程を有することを特徴とする請求項1記載のPbフリーはんだを用いた混載実装方法。

【請求項3】前記フローはんだ付け工程において、Pbフリーはんだは、Sn-Cu系、Sn-Ag系、Sn-Zn系、Sn-Ag-Cu系、Sn-Zn-Cu系、Sn-Ag-Bi系若しくはSn-Zn-Bi系の共晶組成または該共晶組成に近い組成であることを特徴とする請求項1記載のPbフリーはんだを用いた混載実装方法。

【請求項4】前記リフローはんだ付け工程において、Pbフリーはんだペーストのはんだ合金は、Sn-Cu系、Sn-Ag系、Sn-Zn系、Sn-Ag-Cu系、Sn-Zn-Cu系、Sn-Ag-Bi系若しくはSn-Zn-Bi系であることを特徴とする請求項1記載のPbフリーはんだを用いた混載実装方法。

【請求項5】前記リフローはんだ付け工程において、Pbフリーはんだペーストのはんだ合金は、Sn-(1~4)Ag-(0~8)Bi-(0~1)Cu(単位:質量%)であることを特徴とする請求項1記載のPbフリーはんだを用いた混載実装方法。

【請求項6】前記フローはんだ付け工程において、回路基板の上面の冷却は、50°C以下の流体を吹き付けて行うことを特徴とする請求項1記載のPbフリーはんだを用いた混載実装方法。

【請求項7】前記フローはんだ付け工程において、回路基板の下面に当てるPbフリーはんだの噴流の温度が170°C~260°Cの範囲内であることを特徴とする請求項1記載のPbフリーはんだを用いた混載実装方法。

【請求項8】請求項1乃至7の何れか一つに記載されたPbフリーはんだを用いた混載実装方法を用いて表面実装部品及び挿入実装部品を回路基板に実装して構成したことを特徴とする実装品。

【請求項9】表面実装部品を回路基板の上面あるいは下面にPbフリーはんだペーストを用いてはんだ付けを行うリフローはんだ付け工程と、  
挿入実装部品のリード若しくは端子を前記回路基板に穿設されたスルーホールに上面側から挿入する挿入工程と、

前記回路基板に反り防止治具を取り付ける反り防止治具取り付け工程と、  
前記挿入工程で挿入実装部品のリード若しくは端子をスルーホールに挿入した後、前記回路基板にフラックスを塗布するフラックス塗布工程と、

該フラックス塗布工程で回路基板にフラックスを塗布後、該回路基板の下面を予備加熱する予備加熱工程と、  
該予備加熱工程で下面を予備加熱された回路基板の上面を加熱して回路基板の下面にPbフリーはんだの噴流を当て、挿入実装部品のリード若しくは端子を回路基板にフローはんだ付けを行うフローはんだ付け工程と、  
該フローはんだ付け工程でのはんだ付け直後に、前記回路基板の上面を冷却若しくは加熱し、更に前記回路基板の下面を冷却する基板両面温度調節工程とを有することを特徴とするPbフリーはんだを用いた混載実装方法。

【請求項10】更に、前記フラックス塗布工程前に、回路基板の下面に表面実装部品が先付けされた部分にカバーを取り付ける工程を有することを特徴とする請求項9記載のPbフリーはんだを用いた混載実装方法。

【請求項11】前記フローはんだ付け工程において、Pbフリーはんだは、Sn-Cu系、Sn-Ag系、Sn-Zn系、Sn-Ag-Cu系、Sn-Zn-Cu系、Sn-Ag-Bi系若しくはSn-Zn-Bi系の共晶組成または該共晶組成に近い組成であることを特徴とする請求項9記載のPbフリーはんだを用いた混載実装方法。

【請求項12】前記リフローはんだ付け工程において、Pbフリーはんだペーストのはんだ合金は、Sn-Cu系、Sn-Ag系、Sn-Zn系、Sn-Ag-Cu系、Sn-Zn-Cu系、Sn-Ag-Bi系若しくはSn-Zn-Bi系であることを特徴とする請求項9記載のPbフリーはんだを用いた混載実装方法。

【請求項13】前記リフローはんだ付け工程において、Pbフリーはんだペーストのはんだ合金は、Sn-(1~4)Ag-(0~8)Bi-(0~1)Cu(単位:質量%)であることを特徴とする請求項9記載のPbフリーはんだを用いた混載実装方法。

【請求項14】前記フローはんだ付け工程において、回路基板の上面を、100°C以上に加熱することを特徴とする請求項9記載のPbフリーはんだを用いた混載実装方法。

方法。

【請求項15】前記フローはんだ付け工程において、回路基板の上面の加熱は、100°C以上の流体を吹き付けて行うことを特徴とする請求項9記載のPbフリーはんだを用いた混載実装方法。

【請求項16】前記フローはんだ付け工程において、回路基板の下面に当てるPbフリーはんだの噴流の温度が170°C~260°Cの範囲内であることを特徴とする請求項9記載のPbフリーはんだを用いた混載実装方法。

【請求項17】請求項9乃至16の何れか一つに記載されたPbフリーはんだを用いた混載実装方法を用いて表面実装部品及び挿入実装部品を回路基板に実装して構成したことを特徴とする実装品。

【請求項18】Pbフリーはんだペーストを用いてリフローはんだ付けされた対象回路基板を搬入する搬入部と、該搬入部で搬入された対象回路基板にフラックスを塗布するフラックス塗布部と、該フラックス塗布部で対象回路基板にフラックスを塗布後、該対象回路基板の下面を予備加熱する予備加熱部と、該予備加熱部で下面を予備加熱された対象回路基板の上面を冷却して対象回路基板の下面にPbフリーはんだの噴流を当てるフローはんだ付けを行なうフローはんだ付け部と、該フローはんだ付け部でのはんだ付け直後に、前記対象回路基板の上面を冷却若しくは加熱し、更に前記対象回路基板の下面を冷却する基板両面温度調節部とを備えた往路と、

前記フローはんだ付けされた対象回路基板を前記往路の基板両面温度調節部から前記搬入部の近傍まで戻す復路とを備えたことを特徴とするフローはんだ付け装置。

【請求項19】Pbフリーはんだペーストを用いてリフローはんだ付けされた対象回路基板を搬入する搬入部と、該搬入部で搬入された対象回路基板にフラックスを塗布するフラックス塗布部と、該フラックス塗布部で対象回路基板にフラックスを塗布後、該対象回路基板の下面を予備加熱する予備加熱部と、該予備加熱部で下面を予備加熱された対象回路基板の上面を冷却または前記対象回路基板に反りを防止する治具を取り付けた状態で対象回路基板の上面を加熱して対象回路基板の下面にPbフリーはんだの噴流を当てるフローはんだ付けを行なうフローはんだ付け部と、該フローはんだ付け部でのはんだ付け直後に、前記対象回路基板の上面を冷却若しくは加熱し、更に前記対象回路基板の下面を冷却する基板両面温度調節部とを備え、前記対象回路基板が、前記搬入部、前記フラックス塗布部、前記予備加熱部、前記フローはんだ付け部、および前記基板両面温度調節部を経て、再び前記搬入部に戻り、前記対象回路基板の移動経路が平面内、あるいは空間内を一巡するように構成することを特徴とするフローはんだ付け装置。

【請求項20】前記予備加熱部において、前記対象回路基板を停止させた状態も含めて予備加熱するように構成したことを特徴とする請求項18または19記載のフロー

はんだ付け装置。

【請求項21】さらに、前記予備加熱部における前記対象回路基板を停止させる停止時間データを格納する制御メモリと、該制御メモリに格納された停止時間データの間前記予備加熱部において前記対象回路基板を停止させるように制御を行う制御装置とを備えたことを特徴とする請求項20記載のフローはんだ付け装置。

【請求項22】前記フラックス塗布部および前記フローはんだ付け部の各々の搬送路における前記対象回路基板の搬送速度を、他の搬送路における前記対象回路基板の搬送速度と独立に制御できるように、前記各々の搬送路を前記他の搬送路と独立させて構成したことを特徴とする請求項18または19記載のフローはんだ付け装置。

【請求項23】前記対象回路基板を載置固定した基板ホルダーを介して前記対象回路基板を搬送するように構成したことを特徴とする請求項18または19記載のフローはんだ付け装置。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】本発明は、毒性の少ないPbフリーはんだ合金を用いた混載実装方法とそのはんだ付け装置、及びこれを用いた実装構造体に関するものである。このPbフリーはんだ合金は、有機基板等の回路基板への電子部品の接続に適用でき、220°C付近でのはんだ付けに用いられているSn-37Pb（単位：質量%）はんだの代替品である。

【0002】

【従来の技術】従来の電化製品の有機基板等の回路基板へのはんだ付け方法としては、回路基板に熱風を吹き付け、電極に印刷されたはんだペーストを溶融させて表面実装部品のはんだ付けを行うリフローはんだ付け工程と、溶融したはんだの噴流を回路基板に接触させて挿入実装部品やチップ部品などの一部の表面実装部品のはんだ付けを行なうフローはんだ付け工程とによって構成されている。

【0003】そして、このはんだ付け方法のことを混載実装方法と称する。

【0004】ところで、この混載実装方法におけるリフローはんだ付け工程において用いられるはんだペーストおよびフローはんだ付け工程において用いられる溶融したはんだの噴流もともに、毒性の少ないPbフリーはんだ合金を使用するという要求が生じてきている。

【0005】このPbフリーはんだを用いた実装方法に関する従来技術としては、特開平10-166178号公報（従来技術1）、特開平11-179586号公報（従来技術2）、特開平11-221694号公報（従来技術3）、特開平11-354919号公報（従来技術4）、特開2001-168519号公報（従来技術5）、および特開2001-36233号公報（従来技術6）などが知られている。

【0006】従来技術1には、Pbフリーはんだとして、Sn-Ag-Bi系はんだ、或いはSn-Ag-Bi-Cu系はんだ合金が記載されている。従来技術2には、Pbフリーはんだとして有力なSn-Ag-Bi系はんだを、表面にSn-Bi系層を施した電極と接続することが記載されている。従来技術3には、電子部品を、有機基板の第1面および第2面からなる両面の各々に、Snを主成分とし、Biを0~65質量%、Agを0.5~4.0質量%、Cu若しくはIを合計0~3.0質量%含有するPbフリーはんだによってリフローはんだ付けすることが記載されている。従来技術4には、Biを含有するPbフリーはんだを用いて電子部品と回路基板とを接続する方法において、はんだを約10~20°C/sの冷却速度で冷却することが記載されている。従来技術5には、基板のA面でリフローはんだ付けによって電子部品を表面接続実装し、ついで基板のB面でフローはんだ付けにより、A面側から挿入した電子部品のリードを電極にフローはんだ付けして接続実装する方法において、A面側でリフローはんだ付けに用いるはんだを、Sn-(1.5~3.5wt%)Ag-(0.2~0.8wt%)Cu-(0~4wt%)In-(0~2wt%)Biの組成で構成されるPbフリーはんだであり、B面側でフローはんだ付けに用いるはんだを、Sn-(0~3.5wt%)Ag-(0.2~0.8wt%)Cuの組成で構成されるPbフリーはんだであることが記載されている。従来技術6には、フローはんだ付けを従来のSn-37Pbよりも高融点の共晶組成のPbフリーはんだを用いて行う際、部品本体と基板との間に熱伝導材料を設けることにより、はんだ付け後の基板冷却時に有機基板と電子部品本体との間の温度差が大きくならないようにすることが記載されている。

#### 【0007】

【発明が解決しようとする課題】混載実装方法において、従来技術6に記載されているように、回路基板の下面に溶融したはんだの噴流を接触させてはんだ付けを行うフローはんだ付けの際、従来のSn-37Pb(単位:質量%)の融点183°Cよりも高融点の共晶組成、あるいはそれに近い組成のPbフリーはんだを用いて、従来よりも高温で行う場合が考えられた。

【0008】しかしながら、上記従来技術1~6の何れにおいても、以下の点が考慮されていなかった。

【0009】即ち、混載実装方法において、回路基板のはんだ付け時間を短縮するために予備加熱を急速に行ったりするときには、また、電極のめっき等にPb等、接続後の接続部のはんだ組成を共晶組成から大きく逸脱させる成分が多量に含まれているときには、以下の3種類のはんだ付け欠陥が起こす可能性があった。

【0010】まず、第1番目には、挿入実装型部品を回路基板にフローはんだ付けを行う際、各挿入実装型部品

の持つ熱容量の大きさの違いが原因で、該挿入実装型の部品接続部のはんだが基板上の電極から剥がれるリフトオフという現象が発生する。

【0011】第2番目には、既に接続が完了している表面実装部品接続部のはんだ再溶融が起き、このはんだ再溶融が表面実装部品の剥がれを引き起こすことになる。

【0012】第3番目には、既に接続が完了している表面実装部品の持つ熱容量の大きさが原因で、フローはんだ付け後の基板冷却の際、接続部のはんだにおいて基板に近い側における低融点の成分が偏析を起こし、はんだ接続時だけでなく接続後の信頼性すら著しく低下することになる。

【0013】また、基板のはんだ付け時間短縮のため、予備加熱を急速に行う際、以上の3つのはんだ付け欠陥が起きやすくなる。

【0014】さらに、従来のフローはんだ付け工程では、はんだ付け条件の変更は、流れている基板が完全に搬出された後でなければならず、特に多品種少量生産を行う場合には多くの時間のロスが発生することになる。

【0015】本発明の目的は、上記課題を解決すべく、はんだのPbフリー化に伴い発生するはんだ付け欠陥を防止でき、しかも表面実装部品との接続強度の高信頼性を維持できるようにしたPbフリーはんだを用いた混載実装方法を提供することにある。

【0016】また、本発明の他の目的は、多品種少量生産に伴う基板生産時間のロスを低減することができるようとしたPbフリーはんだを用いた混載実装方法およびフローはんだ付け装置を提供することにある。

#### 【0017】

【課題を解決するための手段】上記目的を達成するため、本発明は、表面実装部品を回路基板の上面あるいは下面にPbフリーはんだペーストを用いてはんだ付けを行うリフローはんだ付け工程と、挿入実装部品のリード若しくは端子を前記回路基板に穿設されたスルーホールに上面側から挿入する挿入工程と、該挿入工程で挿入実装部品のリード若しくは端子をスルーホールに挿入した後、前記回路基板にフラックスを塗布するフラックス塗布工程と、該フラックス塗布工程で回路基板にフラックスを塗布後、該回路基板の下面を予備加熱する予備加熱工程と、該予備加熱工程で下面を予備加熱された回路基板の上面を冷却して回路基板の下面にPbフリーはんだの噴流を当て、挿入実装部品のリード若しくは端子を回路基板にフローはんだ付けを行うフローはんだ付け工程と、該フローはんだ付け工程でのはんだ付け直後に、前記回路基板の上面を冷却若しくは加熱し、更に前記回路基板の下面を冷却する基板両面温度調節工程とを有することを特徴とするPbフリーはんだを用いた混載実装方法である。

【0018】また、本発明は、表面実装部品を回路基板の上面あるいは下面にPbフリーはんだペーストを用い

てはんだ付けを行うリフローはんだ付け工程と、挿入実装部品のリード若しくは端子を前記回路基板に穿設されたスルーホールに上面側から挿入する挿入工程と、前記回路基板にA1等の金属製の反り防止治具を取り付ける反り防止治具取り付け工程と、前記挿入工程で挿入実装部品のリード若しくは端子をスルーホールに挿入した後、前記回路基板にフラックスを塗布するフラックス塗布工程と、該フラックス塗布工程で回路基板にフラックスを塗布後、該回路基板の下面を予備加熱する予備加熱工程と、該予備加熱工程で下面を予備加熱された回路基板の上面を加熱して回路基板の下面にPbフリーはんだの噴流を当て、挿入実装部品のリード若しくは端子を回路基板にフローはんだ付けを行うフローはんだ付け工程と、該フローはんだ付け工程でのはんだ付け直後に、前記回路基板の上面を冷却若しくは加熱し、更に前記回路基板の下面を冷却する基板両面温度調節工程とを有することを特徴とするPbフリーはんだを用いた混載実装方法である。

【0019】また、本発明は、前記Pbフリーはんだを用いた混載実装方法において、更に、前記フラックス塗布工程前に、回路基板の下面に表面実装部品が先付けされた部分にカバーを取り付ける工程を有することを特徴とする。

【0020】また、本発明は、前記フローはんだ付け工程において、Pbフリーはんだは、Sn-Cu系、Sn-Ag系、Sn-Zn系、Sn-Ag-Cu系、Sn-Zn-Cu系、Sn-Ag-Bi系若しくはSn-Zn-Bi系の共晶組成または該共晶組成に近い組成であることを特徴とする。特に、Sn-3Ag-xBi-0.5Cu (0≤x≤4, 単位: 質量%) は、Sn-Ag-Cu系の共晶組成または共晶組成に近い組成であり、しかも従来のSn-37Pbの融点183°Cよりも高融点であり、極限条件でも接続の高信頼性を有して使用可能である。また、Sn-0.8Ag-5.7Biは、共晶組成または共晶組成に近い組成であり、使用温度が限定されて使用される場合には、接続の高信頼性を有して使用可能である。

【0021】また、本発明は、前記リフローはんだ付け工程において、Pbフリーはんだペーストのはんだ合金は、Sn-Cu系、Sn-Ag系、Sn-Zn系、Sn-Ag-Cu系、Sn-Zn-Cu系、Sn-Ag-Bi系、好ましくはSn-(1~4)Ag-(0~8)Bi-(0~1)Cu (単位: 質量%) であることを特徴とする。

【0022】また、本発明は、前記フローはんだ付け工程において、回路基板の上面の冷却は、50°C以下の窒素等の流体を吹き付けて行うことを特徴とする。

【0023】また、本発明は、前記フローはんだ付け工程において、回路基板の下面に当てるPbフリーはんだの噴流の温度が170°C~260°Cの範囲内であること

を特徴とする。

【0024】また、本発明は、前記フローはんだ付け工程において、回路基板の上面を、100°C以上に加熱することを特徴とする。

【0025】また、本発明は、前記フローはんだ付け工程において、回路基板の上面の加熱は、100°C以上の窒素等の流体を吹き付けて行うことを特徴とする。

【0026】ここで、回路基板の上面温度や回路基板の上面の加熱に使用する窒素等の流体の温度を100°C以上としたのは、Pbフリーはんだと電極めっきの組み合わせによって、はんだ接続部内に構成される低融点相の偏析を制御するのに効果のある最低温度が100°Cだからである。

【0027】また、本発明は、前記Pbフリーはんだを用いた混載実装方法を用いて表面実装部品及び挿入実装部品を回路基板に実装して構成したことを特徴とする実装品である。

【0028】以上説明したように、前記構成によれば、183°Cよりも高融点の共晶組成、あるいはそれに近い組成のPbフリーはんだを用いてフローはんだ付けを高温で行う際、基板のはんだ付け時間短縮のため、予備加熱を急速に行うとき、あるいは、電極のめっき等にPb等、接続後の接続部のはんだ組成を共晶組成から大きく逸脱させる成分が多量に含まれているとき、挿入実装部品接続部のリフトオフ、表面実装部品接続部のはんだの再溶融、及び該はんだ中の低融点成分の偏析によって引き起こされる表面実装部品の剥がれを起こりにくくすることが可能となる。

【0029】また、本発明は、Pbフリーはんだペーストを用いてリフローはんだ付けされた対象回路基板を搬入する搬入部と、該搬入部で搬入された対象回路基板にフラックスを塗布するフラックス塗布部と、該フラックス塗布部で対象回路基板にフラックスを塗布後、該対象回路基板の下面を予備加熱する予備加熱部と、該予備加熱部で下面を予備加熱された対象回路基板の上面を冷却して対象回路基板の下面にPbフリーはんだの噴流を当ててフローはんだ付けを行うフローはんだ付け部と、該フローはんだ付け部でのはんだ付け直後に、前記対象回路基板の上面を冷却若しくは加熱し、更に前記対象回路基板の下面を冷却する基板両面温度調節部とを備えた往路と、前記フローはんだ付けされた対象回路基板を前記往路の基板両面温度調節部から前記搬入部の近傍まで戻す復路とを備えたことを特徴とするフローはんだ付け装置である。

【0030】また、本発明は、Pbフリーはんだペーストを用いてリフローはんだ付けされた対象回路基板を搬入する搬入部と、該搬入部で搬入された対象回路基板にフラックスを塗布するフラックス塗布部と、該フラックス塗布部で対象回路基板にフラックスを塗布後、該対象回路基板の下面を予備加熱する予備加熱部と、該予備加

熱部で下面を予備加熱された対象回路基板の上面を冷却または前記対象回路基板に反りを防止する治具を取り付けた状態で対象回路基板の上面を加熱して対象回路基板の下面にPbフリーはんだの噴流を当ててフローはんだ付けを行うフローはんだ付け部と、該フローはんだ付け部でのはんだ付け直後に、前記対象回路基板の上面を冷却若しくは加熱し、更に前記対象回路基板の下面を冷却する基板両面温度調節部とを備え、前記対象回路基板が、前記搬入部、前記フラックス塗布部、前記予備加熱部、前記フローはんだ付け部、および前記基板両面温度調節部を経て、再び前記搬入部に戻り、前記対象回路基板の移動経路が平面内、あるいは空間内を一巡するよう構成することを特徴とするフローはんだ付け装置である。また、本発明は、前記フローはんだ付け装置の予備加熱部において、前記対象回路基板を停止させた状態も含めて予備加熱するよう構成したことを特徴とする。

【0031】また、本発明は、さらに、前記予備加熱部における前記対象回路基板を停止させる停止時間データを格納する制御メモリと、該制御メモリに格納された停止時間データの間前記予備加熱部において前記対象回路基板を停止するように制御を行う制御装置とを備えたことを特徴とする。

【0032】また、本発明は、予備加熱部からフローはんだ付け部を経由して基板両面温度調節部に至るまで回路基板を取り付けた基板ホルダーを搬送する基板ホルダ一搬送コンベアを有し、該基板ホルダ一搬送コンベアの入口および出口に回路基板を取り付けた基板ホルダーを停留できるステーションを設け、前記基板ホルダーが前記入口を出発してからフローはんだ付けが完了するまで、回路基板を搬送する最適なコンベア速度を設定でき、しかも最適な予備加熱時間も設定できるように構成し、更に、最適なコンベア搬送速度、および最適な予備加熱時間が異なる回路基板を1つの装置内で連続的にフローはんだ付け可能にしたことにある。

【0033】また、本発明は、回路基板を搬送する搬送用コンベアを、はんだ付けに関与する部分とフラックス塗布やそれ以外の部分に分割し、各コンベアを独立制御することにより、特に多品種少量生産を行う場合の、フローはんだ付け条件変更により回路基板の生産を中断させなければならない時間を低減することが可能となる。

【0034】

【発明の実施の形態】本発明の実施の形態について、詳細に説明する。

【0035】本発明は、図1に示すように、表面実装部品2、4を有機基板等の回路基板1の上面101あるいは下面102にPbフリーのはんだペースト11を用いてはんだ付けを行い、その後、回路基板1の上面側よりスルーホールなどに、挿入実装部品5のリード12を挿入し、その後、必要に応じて回路基板1の下面102に表面実装部品が先付けされた部分にカバー（図示せず）を取り付け、回路基板1にフラックスを塗布し、その後、回路基板1の下面102からPbフリーの溶融はんだ噴流3によってフローはんだ付けする混載実装において、フローはんだ付けする際、回路基板1にA1等の金属製の反り防止治具8を取り付け、次に回路基板1へのはんだ付け時間を短縮するために、回路基板1の下面102をシーズヒーターなどの予備加熱装置22で予備加熱を行い、その後、回路基板1の上面を基板冷却装置6で冷却した状態で、回路基板1の下面102からPbフリーの溶融はんだ噴流3によってフローはんだ付けを行い、はんだ付け直後に回路基板1の両面を冷却するものである。なお、回路基板1の下面102は、Pbフリーの溶融はんだ噴流3によって加熱された状態にあるため、はんだ付け直後、上面101を冷却すると下面と上面との間に大きく温度勾配が生じるので、上面101については少し加熱してから冷却してもよい。その結果、挿入実装部品5の接続部のリフトオフを防止することが可能となる。

を取り付け、回路基板1にフラックスを塗布し、その後、回路基板1の下面102からPbフリーの溶融はんだ噴流3によってフローはんだ付けする混載実装において、フローはんだ付けする際、回路基板1へのはんだ付け時間を短縮するために、まず回路基板1の下面102をシーズヒーターなどの予備加熱装置22で予備加熱を行い、その後、回路基板1の上面101を基板冷却装置6で冷却した状態で、回路基板1の下面102からPbフリーの溶融はんだ噴流3によってフローはんだ付けを行い、はんだ付け直後に回路基板1の両面を冷却するものである。

【0036】基板冷却装置6としては、例えば、20°C～50°C程度（常温25°Cに近い温度）の範囲内の窒素を0.3m³/分程度の流量で吹き付ける装置で構成される。また、はんだ付け直後における回路基板1の両面の冷却は、基板両面温度制御部24で例えば5°C～20°C程度（常温25°Cより15°C程度低めの温度）の範囲内の窒素をそれぞれの流量（基板下面に0.3m³/分程度、基板上面に0.1m³/分程度）で1分間程度吹き付けて行われる。このように、回路基板1の上面101を基板冷却装置6で冷却した状態で、フローはんだ付けすることによって、表面実装部品2、4の接続部においてはんだペースト11の再溶融によって剥がれが生じるのを防止することが可能となる。

【0037】また、本発明は、図2に示すように、表面実装部品2、4を有機基板等の回路基板1の上面101あるいは下面102にPbフリーのはんだペースト11を用いてはんだ付けを行い、その後、回路基板1の上面側よりスルーホールなどに、挿入実装部品5のリード12を挿入し、その後、必要に応じて回路基板1の下面102に表面実装部品が先付けされた部分にカバー（図示せず）を取り付け、回路基板1にフラックスを塗布し、その後、回路基板1の下面102からPbフリーの溶融はんだ噴流3によってフローはんだ付けする混載実装において、フローはんだ付けする際、回路基板1にA1等の金属製の反り防止治具8を取り付け、次に回路基板1へのはんだ付け時間を短縮するために、回路基板1の下面102をシーズヒーターなどの予備加熱装置22で予備加熱を行い、その後、回路基板1の上面を基板加熱装置7で加熱した状態で、回路基板1の下面102からPbフリーの溶融はんだ噴流3によってフローはんだ付けを行い、はんだ付け直後に回路基板1の両面を冷却するものである。なお、回路基板1の下面102は、Pbフリーの溶融はんだ噴流3によって加熱された状態にあるため、はんだ付け直後、上面101を冷却すると下面と上面との間に大きく温度勾配が生じるので、上面101については少し加熱してから冷却してもよい。その結果、挿入実装部品5の接続部のリフトオフを防止することが可能となる。

【0038】上記基板加熱装置7としては、150°C～

200°C程度の範囲内（回路基板1の上面のピーク温度180°C程度に近い温度）の窒素を0.2m<sup>3</sup>/分程度の流量で吹き付ける装置で構成される。また、はんだ付け直後における回路基板1の両面の冷却は、基板両面温度制御部24で例えば5°C~20°C程度（常温25°Cより15°C程度低めの温度）の範囲内の窒素をそれぞれの流量（基板下面に0.3m<sup>3</sup>/分、基板上面に0.1m<sup>3</sup>/分）で1分間程度吹き付けて行われる。このように、回路基板1に反り防止治具8を取り付け、その後、回路基板1の上面を基板加熱装置7で加熱した状態で、フローはんだ付けを行うことにより、はんだペースト11中の低融点成分の偏析によって引き起こされる表面実装部品2、4の剥がれを防止することが可能となる。

【0039】なお、リフロー用のはんだペースト11のはんだ合金組成としては、Sn-Cu系、Sn-Ag系、Sn-Zn系、Sn-Ag-Cu系、Sn-Zn-Cu系、Sn-Zn-Bi系若しくはSn-Ag-Bi系、好ましくはSn-(1~4)Ag-(0~8)Bi-(0~1)Cu（単位：質量%）の組成を用いる。この組成において、硬くて脆いBiの含有量を例えば4質量%以下に減少させることによって、QFP-LSI等の表面実装部品2の接続強度を増大させて、しかも表面実装部品2の剥がれを防止することも可能となる。この組成において、逆に、Biの含有量を例えば4質量%よりも増大させると、はんだペーストとしての融点を下げることができ、耐熱性で劣る表面実装部品2に適合させることができると、はんだペーストとしての融点を下げることができる。

【0040】フロー用の溶融はんだ噴流3の組成としては、Sn-Cu系、Sn-Ag系、Sn-Zn系、Sn-Ag-Cu系、Sn-Zn-Cu系、Sn-Zn-Bi系若しくはSn-Ag-Bi系の共晶組成若しくは共晶組成に近いのものを用いる。特に、Sn-Ag-Cu

系としては、従来のSn-37Pbの融点183°Cよりも高融点であるSn-3Ag-xBi-0.5Cu（0≤x≤4、単位：質量%）の組成を用いて、極限条件でも接続の高信頼性を有して使用可能である。また、Sn-Ag-Bi系としては、使用温度が限定される場合に、Sn-0.8Ag-57Biの組成を用いて、接続の高信頼性を有して使用可能である。

【0041】【第1の実施の形態】第1の実施の形態は、回路基板1の下面102について最高出力9kWのシーズヒーターのみを使用した予備加熱を行い、その後、図1に示す如く、回路基板1の上面101を基板冷却装置6で冷却した状態で、回路基板1の下面102からPbフリーの溶融はんだ噴流3によってフローはんだ付けを行い、はんだ付け直後に回路基板1の両面を冷却するものである。

【0042】まず、回路基板1としては、一般的に幅広く使用されている厚さ1.6mm、縦350mm、横350mm、基板面銅箔厚さ18μm、内径1mm、Cuパッド径1.6mm、密度0.7個/cm<sup>2</sup>のスルーホールを有するガラスエポキシ基板1aを用いた。

【0043】表面実装部品2としては、リードピッチ0.5mm、リード幅0.2mm、Sn-10mass%Pbめっきを施された208本の42アロイ製リードを持った32mm角QFP-LSI2aを用いた。

【0044】そして、ガラスエポキシ基板1aの上面に、32mm角QFP-LSI2aを、組成がSn-3Ag-xBi-0.5Cu（0≤x≤8、単位：質量%）の9種類のはんだペースト（次の表1に詳細を示す）11によりリフローはんだ付けを行った。

#### 【0045】

#### 【表1】

表 1

Bi含有量(質量%)	はんだ組成(質量%)	固相線(°C)	液相線(°C)
0	Sn-3Ag-0.5Cu	220	220
1	Sn-3Ag-1Bi-0.5Cu	215	218
2	Sn-3Ag-2Bi-0.5Cu	210	215
3	Sn-3Ag-3Bi-0.5Cu	206	215
4	Sn-3Ag-4Bi-0.5Cu	202	214
5	Sn-3Ag-5Bi-0.5Cu	197	214
6	Sn-3Ag-6Bi-0.5Cu	192	213
7	Sn-3Ag-7Bi-0.5Cu	187	212
8	Sn-3Ag-8Bi-0.5Cu	182	211

そして、この基板サンプルのQFP-LSI2aが4個接続されている方の基板1aの上面側より、基板のスルーホール（図示せず）に、Sn-10mass%Pbめっきを施された0.5mm角の端子（リード）11aを持つ2.54mmピッチ6端子コネクタ（リフトオフが生じやすい挿入実装部品5を選んだ）5aを6個挿入した。

【0046】次に、全行程が1.2m/分の一本のコンベアでつながれており、コンベアの一端に基板搬入口、他端に基板搬出口のある総コンベア長4.2mのフローはんだ付け装置を使用して、まず、QFP-LSI2aが接続されていない方の回路基板1aの下面102に最高出力9kWのシーズヒーターのみを使用した基板予備加熱部12で予備加熱を行い、1分で25°Cの回路基板

1aの下面102の温度を、最高部118°C、最低部100°Cにした。

【0047】そして、共晶組成に近いSn-3Ag-0.5Cu(単位:質量%)やSn-0.8Ag-57Bi(単位:質量%)のはんだの噴流3aを基板1aの下面102に当てて、6端子コネクタ5aのはんだ付けを行った。但し、この際、フローはんだ槽(図示せず)の溶融はんだの温度が170~260°Cとなるようにフローはんだ槽の温度を数条件に固定した。

【0048】共晶組成に近いSn-3Ag-0.5Cu(単位:質量%)のはんだの場合は、融点が220°C程度であるため、溶融はんだの温度としては240°C~250°C程度にする必要がある。また、共晶組成に近いSn-0.8Ag-57Bi(単位:質量%)のはんだの場合は、融点が137°C程度であるため、溶融はんだの温度としては、170°C~200°C程度にする必要がある。

【0049】また、これ以外に、フローはんだ槽の温度をこの条件にした状態で、今度ははんだ付けの間、回路基板1aの上面101に、図1に示すように基板冷却装置6により20°C~50°C程度の窒素を0.3m<sup>3</sup>/分程度の流量で吹き付けて冷却を行って基板サンプルを作製した。このように、20°C~50°C程度の窒素を吹き付けて、回路基板1aの上面101を、積極的に冷却することによって、回路基板1aの下面102と上面101との間に大きな温度勾配を生じるようにすることによって、はんだペースト11においてBiの含有量を4質量%以下にした場合、フローはんだ付けする溶融はんだの温度を拡張することが可能となる。

【0050】そして、はんだ付け直後に、基板両面温度制御部24で基板下面に0.3m<sup>3</sup>/分の流量で、基板上面に0.1m<sup>3</sup>/分の流量で、5°C~20°C程度の窒素を1分間吹き付けて基板1aの両面を冷却した。

【0051】以上説明した各サンプルにおいて、QFP-LSI2aの接続部に破断がおきているかを観察した。図3は、基板1aの上面101を基板冷却装置6で冷却した場合の実験結果を示し、図4は、冷却を行わない場合の実験結果を示す。各図とも、横軸にフローはんだ槽の溶融はんだの温度を、縦軸にQFP-LSIの接続に使用したはんだのBi含有量をとり、破断が起きた条件を○印で、破断が起きた条件を×印で示した。また、各図の中の実線は、破断が起きる条件と起きない条件の境界と考えられる線である。なお、図3の実験結果を図4の実験結果と比較するために、図3の中に図4の境界を点線で示した。

【0052】図3に示す如く、基板1aの上面101を冷却した実験結果によれば、QFP-LSI2aの接続に使用したはんだペースト11のBi含有量が4質量%以下のときには、通常のフローはんだ付け時より、接続部の破断が起き始める溶融はんだの許容温度範囲を、拡

張できることがわかった。

【0053】即ち、回路基板1aの上面101を20°C~50°C程度に冷却することにより、はんだペースト11のBi含有量が2質量%の場合には、フローはんだ槽の溶融はんだの温度を融点220°Cよりも20°C程度高い240°Cまで拡張でき、はんだペースト11のBi含有量が1質量%の場合には、フローはんだ槽の溶融はんだの温度を融点220°Cよりも35°C程度高い255°C程度まで拡張でき、QFP-LSI2aの接続部(リフローはんだ)に破断が生じないフローはんだ槽の溶融はんだの温度の設定・制御が容易となる。また、はんだペースト11の硬くて脆いBiの含有量を2質量%以下に低減することができるので、融点は表1に示すように多少増大するが、QFP-LSI等の表面実装部品2の接続強度を増大させて、しかも表面実装部品2の剥がれを防止することも可能となる。

【0054】そして、フローはんだ付けにおける各工程の所要時間は、基板1aの装置への搬入作業が30秒、ブラックス塗布時間が1分、予備加熱時間が1分、はんだ付け時間が30秒、基板両面温度制御時間が1分、基板1aの装置からの搬出作業が30秒であり、1枚の基板1aに着目すれば、はんだ付けに必要な時間は合計5分30秒であった。

【0055】【第2の実施の形態】第2の実施の形態は、図2に示すように、回路基板1に反り防止治具8を取り付け、次に、回路基板1の下面102について予備加熱を行い、その後、回路基板1の上面を基板加熱装置7で加熱した状態で、回路基板1の下面102からPbフローの溶融はんだ噴流3bによってフローはんだ付けを行い、はんだ付け直後に回路基板1の両面を冷却するものである。このように、回路基板1にA1等の金属製の反り防止治具8を取り付けて回路基板1に反りが発生しないようにすることによって、フローはんだ付け時に、リフローはんだ付けされた部分11を溶融させても表面実装部品2を回路基板1の面に留めて冷却することによって再度凝固させて高信頼度で接続させることを可能にした。

【0056】回路基板1としては、上記第1の実施の形態のガラスエポキシ基板1aを用いた。また、表面実装部品2としては、上記第1の実施の形態のQFP-LSI2aを用いた。

【0057】そして、ガラスエポキシ基板1aの上面に、上記第1の実施の形態と同様に、32mm角QFP-LSI2aを、組成がSn-3Ag-xBi-0.5Cu(0≤x≤8、単位:質量%)の9種類のはんだペースト(上記表1に詳細を示す)11によりリフローはんだ付けを行った。

【0058】そして、6個の6端子コネクタ5aを、上記第1の実施の形態と同様に、基板サンプルのQFP-LSI2aが4個接続されている方の基板1aの上面側

より、基板1aのスルーホール（図示せず）に挿入した。

【0059】次に、回路基板1の反りを防止するためのA1等の金属製の反り防止治具8を、上記基板サンプルに取り付けた。反り防止治具8は、図2に示すように、矩形形状の回路基板1の4辺の内3辺を固定する部分8aと、該回路基板1の中央部に開けられた穴（図示せず）に挿入されて回路基板1の上下動を防止するピン部8bとで構成される。

【0060】このように、回路基板1に反り防止治具8を取り付けたことによって、フローはんだ付け時に、リフローはんだ付けされた部分11を溶融させても表面実装部品2を回路基板1の面に留めて冷却することによって再度凝固させて高信頼度で接続させることを可能にした。

【0061】そして、全行程が1.2m/分の一本のコンベアでつながれており、コンベアの一端に基板搬入口、他端に基板搬出口のある総コンベア長4.2mのフローはんだ付け装置を使用して、QFP-LSI2aが接続されていない方の基板1aの下面102に、最高出力9kWのシーズヒーターのみを使用した予備加熱を行い、1分で25°Cの基板下面の温度を、最高部119°C、最低部102°Cにした。

【0062】そして、基板1aの下面102に、組成がSn-3Ag-xBi-0.5Cu (0≤x≤4, 単位:質量%)の5種類のはんだ（表1に詳細を示す）の噴流3bを当て、6端子コネクタ5aのはんだ付けを行った。但し、この際、QFP-LSI2aが接続されている方の基板上面101におけるピーク温度が180°Cとなるようにフローはんだ槽の温度を固定した。

【0063】また、これ以外に、フローはんだ槽の温度をこの条件にした状態で、今度ははんだ付けの間、基板1aの上面101に、図2に示すように基板加熱装置7

により150°C~200°C程度の範囲内の窒素を0.2m<sup>3</sup>/分程度の流量で吹き付けて加熱を行って基板サンプルを作製した。なお、このとき、QFP-LSI2aが接続されている方の基板上面101の温度が、QFP-LSIパッケージ表面温度よりも30°C以上高くならないようにした。

【0064】そして、はんだ付け直後に、基板両面温度制御部24で基板下面に0.3m<sup>3</sup>/分程度、基板上面に0.1m<sup>3</sup>/分程度の流量で、5°C~20°C程度の窒素を1分間程度吹き付けて回路基板1aの両面を冷却した。

【0065】以上説明した各サンプルにおいて、QFP-LSI2aの接続部に破断がおきているかを観察した。また、破断が起きていない場合もリードの45°ピール試験を行い、強度が著しく低下しているものは破断しているものとみなした。

【0066】表2および表3には、基板1aの上面101に、基板加熱装置7により高温の窒素を吹き付けて加熱をした場合の試験結果を示す。

【0067】

【表2】

表 2

Bi含有量(質量%)	45°ピール強度(N)	判定
0	7.5	○
1	7.2	○
2	7.3	○
3	6.5	○
4	6.9	○
5	6.3	○
6	6.7	○
7	6.2	○
8	2.9	×

【表3】

表 3

Bi含有量(質量%)	リフトオフ	引き集	判定
0	○	○	○
1	○	○	○
2	○	○	○
3	○	○	○
4	×	×	×

表4および表5には、基板1aの上面101に高温の窒素を吹き付けない場合の試験結果を示す。

【0068】

【表4】

表 4

【表5】

BI含有量(質量%)	45°ビール強度(N)	判定
0	7.5	○
1	7.2	○
2	7.3	○
3	6.5	○
4	6.9	○
5	3.2	×
6	2.7	×
7	2.9	×
8	2.9	×

表 5

BI含有量(質量%)	リフトオフ	引け巣	判定
0	○	○	○
1	○	○	○
2	○	×	×
3	×	×	×
4	×	×	×

高温の窒素を吹き付けない表4および表5の試験結果によると、QFP-LSI2aの接続に使用できるはんだペースト11のBi含有量上限が4質量%となり、また、6端子コネクタ5aの接続に使用できるフローはんだのBi含有量上限が1質量%となることがわかり、この上限を超えるとQFP-LSI2aの接続部の破断や、コネクタ5aの接続部のリフトオフや引け巣が発生することがわかった。

【0069】ところが、高温の窒素を吹き付けて基板1aの上面101を加熱することにより、表2および表3の試験結果に示す如く、QFP-LSI2aの接続に使用できるはんだペースト11のBi含有量上限が7質量%となり、また、6端子コネクタ5aの接続に使用できるフローはんだのBi含有量上限が3質量%となることから、通常のフローはんだ付け時よりも使用できるはんだの組成範囲(Bi含有量の上限)を拡張できることがわかった。このように、回路基板1aに反り防止治具8を取り付けて回路基板1aの上面101を加熱したことにより、表面実装部品2を接続するはんだペースト11の組成としてBiの含有量の上限を7質量%と増やして融点を下げるなどを可能にし、その結果、耐熱性の低い表面実装部品2をPbフリーでリフローはんだ付けすることが可能となる。また、フローはんだについても、Biの含有量を多少増やすことを可能にして共晶組成に近いものにすることが可能となる。

【0070】そして、フローはんだ付けにおける各工程の所要時間は、基板1aの装置への搬入作業が30秒、フラックス塗布時間が1分、予備加熱時間が1分、はんだ付け時間が30秒、基板両面温度制御時間が1分、基板1aの装置からの搬出作業が30秒であり、1枚の基板1aに着目すれば、はんだ付けに必要な時間は合計5分30秒であった。

【0071】【第3の実施の形態】第3の実施の形態は、回路基板1の下面102について最高出力9kWのシーズヒーターとファンを併用した急速予備加熱を行って、基板下面の温度を、約30秒で最高部120°C、最低部107°Cにし、その後は図2に示す如く、第1の実施の形態と同様に、回路基板1の上面101を基板冷却装置6で冷却した状態で、回路基板1の下面102からPbフリーの溶融はんだ噴流3によってフローはんだ付けを行い、はんだ付け直後に回路基板1の両面を冷却するものである。

【0072】即ち、第3の実施の形態は、全行程が1.2m/分の一本のコンベアでつながれており、コンベアの一端に基板搬入口、他端に基板搬出口のある総コンベア長4.2mのフローはんだ付け装置を使用して、QFP-LSI2aが接続されていない方の基板1aの下面102に最高出力9kWのシーズヒーターとファンを併用した急速予備加熱を行い、回路基板の下面の温度を、約30秒で、最高部120°C、最低部107°Cにした。

【0073】そして、回路基板の下面に、共晶組成に近いSn-3Ag-0.5CuやSn-0.8Ag-5.7Bi(単位:質量%)はんだの噴流3aを当て、6端子コネクタ5aのはんだ付けを行った。但し、この際、フローはんだ槽の溶融はんだの温度が170~260°Cとなるようにフローはんだ槽の温度を数条件に固定した。また、これ以外に、フローはんだ槽の温度をこの条件にした状態で、今度ははんだ付けの間、基板上面に20°C~50°C程度の窒素を0.3m<sup>3</sup>/分の流量で吹き付けて冷却を行った基板サンプルを作製した。

【0074】そして、はんだ付け直後に、基板両面温度制御部で基板下面に0.3m<sup>3</sup>/分、基板上面に0.1m<sup>3</sup>/分の流量で5°C~20°Cの窒素を1分間程度吹き付けた。

【0075】以上説明した各サンプルにおいて、QFP-LSIの接続部に破断がおきているかを観察した。図5は、急速予備加熱を行ない、その後基板1aの上面101を基板冷却装置6で冷却した状態でフローはんだ付けした場合の実験結果を示し、図6は、急速予備加熱を行ない、その後冷却を行わない場合の実験結果を示す。各図とも、横軸にフローはんだ槽の溶融はんだの温度を、縦軸にQFP-LSIの接続に使用したはんだのBi含有量をとり、破断が起きなかつた条件を○印で、破断が起きた条件を×印で示した。また、各図の中の実線は、破断が起きる条件と起きない条件の境界と考えられる線である。なお、図5の実験結果を図6の実験結果と比較するために、図5の中に図6の境界を点線で示した。

【0076】図5に示す如く、急速予備加熱を行ない、その後基板1aの上面101を冷却した実験結果によれば、QFP-LSI2aの接続に使用したはんだペースト11のBi含有量が2.5質量%以下のときには、通常のフローはんだ付け時より、接続部の破断が起き始める溶融はんだの許容温度範囲を、拡張できることがわかつた。

【0077】即ち、回路基板1aの上面101を冷却することにより、Bi含有量が1質量%の場合には溶融はんだの温度を250°C程度まで拡張でき、QFP-LSI2aの接続部(リフローはんだ)に破断が生じないフローはんだ槽の溶融はんだの温度の設定・制御が容易となる。はんだペースト11の組成として、Bi含有量が2.5質量%以下のときには、フローはんだ槽の溶融はんだの温度の設定・制御が容易な範囲において、急速予備加熱をすることが可能である。

【0078】そして、フローはんだ付けにおける各工程の所要時間は、基板1aの装置への搬入作業が30秒、フラックス塗布時間が1分、急速予備加熱時間が30秒、はんだ付け時間が30秒、基板両面温度制御時間が1分、基板1aの装置からの搬出作業が30秒であり、1枚の基板に着目すれば、はんだ付けに必要な時間は合計5分であった。

【0079】【第4の実施の形態】第4の実施の形態は、図2に示すように、回路基板1に反り防止治具8を取り付け、次に、回路基板1の下面102について最高出力9kWのシーズヒーターとファンを併用した急速予備加熱を行って、基板下面の温度を、約30秒で、最高部117°C、最低部109°Cにし、その後、第2の実施の形態と同様に、回路基板1の上面を基板加熱装置7で加熱した状態で、回路基板1の下面102からPbフリーの溶融はんだ噴流3bによってフローはんだ付けを行い、はんだ付け直後に回路基板1の両面を冷却するものである。

【0080】そして、全行程が1.2m/分の一本のコ

ンペアでつながれており、コンペアの一端に基板搬入口、他端に基板搬出口のある総コンペア長4.2mのフローはんだ付け装置を使用して、QFP-LSI2aが接続されていない方の回路基板1aの下面102に対して最高出力9kWのシーズヒーターとファンを併用した急速予備加熱を行い、基板下面の温度を、約最高部117°C、最低部109°Cにした。そして、基板下面に組成がSn-3Ag-xBi-0.5Cu (0≤x≤4, 単位:質量%)の5種類のはんだ(前述の表1に詳細を示す)の噴流3bを当て、6端子コネクタ5aのはんだ付けを行つた。但し、この際、QFP-LSIが接続されている方の基板上面ピーク温度が180°Cとなるようにフローはんだ槽の温度を固定した。

【0081】また、これ以外に、フローはんだ槽の温度をこの条件にした状態で、今度ははんだ付けの間、基板上面に流量0.2m<sup>3</sup>/分の150°C~200°Cの窒素を吹き付けて加熱した基板サンプルを作製した。

【0082】また、このとき、いかなるときもQFP-LSIが接続されている方の基板上面がQFP-LSIパッケージ表面温度よりも30°C以上高くならないようにした。

【0083】そして、はんだ付け直後に、基板両面温度制御部24で基板下面に0.3m<sup>3</sup>/分、基板上面に0.1m<sup>3</sup>/分の流量で5°C~20°Cの窒素を1分間程度吹き付けた。

【0084】以上説明した各サンプルにおいて、QFP-LSI2aの接続部に破断がおきているかを観察した。また、破断が起きていない場合もリードの45°ピール試験を行い、強度が著しく低下しているものは破断しているものとみなした。

【0085】表6および表7には、回路基板1aに反り防止治具8を取り付け、回路基板1aの下面102について急速予備加熱を行い、その後回路基板1aの上面101に高温の窒素の吹き付けてフローはんだ付けを行つたものの試験結果を示す。

【0086】

【表6】

表 6

Bi含有量(質量%)	45°ピール強度(N)	判定
0	7.4	○
1	7.1	○
2	7.3	○
3	6.6	○
4	7.2	○
5	6.4	○
6	6.2	○
7	2.9	×
8	3.5	×

【表7】

表 7

Bi 含有量(質量%)	リフトオフ	引け巣	判定
0	○	○	○
1	○	○	○
2	○	○	○
3	○	○	○
4	×	×	×

表8および表9には、回路基板1aに反り防止治具8を取り付け、回路基板1aの下面102について急速予備加熱を行い、その後回路基板1aの上面101に高温の窒素の吹き付けを行わずにフローはんだ付けを行ったものの試験結果を示す。

【0087】

【表8】

表 8

Bi 含有量(質量%)	45°ヒール強度(N)	判定
0	7.1	○
1	7.2	○
2	6.4	○
3	2.9	×
4	3.2	×
5	3.0	×
6	2.7	×
7	2.9	×
8	2.6	×

【表9】

表 9

Bi 含有量(質量%)	リフトオフ	引け巣	判定
0	○	○	○
1	○	○	○
2	×	×	×
3	×	×	×
4	×	×	×

この表8および表9の試験結果によると、QFP-LS Iの接続に使用できるはんだのBi含有量上限が2質量%となり、また、6端子コネクタの接続に使用できるはんだのBi含有量上限が1質量%となることがわかり、この上限を超えると、QFP-LS Iの接続部の破断や、コネクタの接続部のリフトオフや引け巣が発生することがわかった。

【0088】ところが、上記表6および表7に示すように、接続部の破断が起き始める溶融はんだの温度が高温の窒素を吹き付けることにより、QFP-LS Iの接続に使用するはんだのBi含有量の上限が6質量%となり、また、6端子コネクタの接続に使用できるはんだのBi含有量の上限が3質量%となることから、通常のフローはんだ付け時よりも使用できるはんだの組成範囲を拡張できることがわかった。

【0089】即ち、急速予備加熱をしたとしても、はんだペースト11の組成として、Bi含有量の上限が6質量%の融点が低いものも使用可能である。また、急速予備

加熱をしたとしても、フローはんだについても、Biの含有量を多少増やすことを可能にして共晶組成に近いものにすることが可能となる。

【0090】そして、フローはんだ付けにおける各工程の所要時間は、回路基板の装置への搬入作業が30秒、フラックス塗布時間が1分、予備加熱時間が30秒、はんだ付け時間が30秒、基板両面温度制御時間が1分、回路基板の装置からの搬出作業が30秒であり、1枚の回路基板1aに着目すれば、はんだ付けに必要な時間は合計5分であった。

【0091】以上説明した第3および第4の実施の形態によれば、高出力のヒータによる回路基板のフローはんだ付け面の急速予備加熱が可能となり、予備加熱に要する時間を短縮して生産性を向上することが可能となる。

【0092】次に、本発明に係るPbフリーはんだを用いたフローはんだ付け装置若しくはシステムの実施の形態について、図面を用いて説明する。

【0093】図7は、上下に平行に配置された2本のコ

ンペアを使用して回路基板1を往復移動させることにより、基板搬入と基板搬出が同じ位置18で一人の作業者で行えるフローはんだ付け装置において、予備加熱工程の長さを0.6mとし、予備加熱部（図示せず）上で回路基板1をコンペアから浮かせて基板をコンペアの動きとは無関係に30秒停止させる構造を付加させた第1の実施例を示す正面図である。これにより、回路基板1の下面102の全ての場所は、予備加熱部上において、移動中と停止中とを併せて合計60秒予備加熱されていることになる。

【0094】このフローはんだ付け装置は、表面実装部品2、4がリフローはんだ付けされ、挿入実装部品5が挿入された回路基板1を、上部においてエレベータ付き小コンペア27からエレベータ付き小コンペア25へと搬送する往路コンペアと、該往路コンペアから逆走コンペア26に移し変える下降エレベータ付き小コンペア25と、該小コンペア25から移し変えられた回路基板を戻す逆走コンペア（復路コンペア）（上部往路コンペアに平行で進行方向が逆方向で上部往路コンペアの真下に存在）26と、戻された回路基板を上昇させて基板搬入口18に戻す上昇エレベータ付き小コンペア27とで構成される。なお、この小コンペア27は、新たな回路基板を基板搬入口18からフラクサへ搬送するコンペアとなる。

【0095】そして、往路コンペアは、基板搬入口18からフラクサへ搬送する（搬送距離0.3m）小コンペア部19と、上記回路基板1の下面102にフラックスを塗布する搬送部（搬送距離1m）20と、予備加熱する搬送部（搬送距離1.2m）22と、フローはんだ付けする搬送部（搬送距離0.6m）23と、基板両面温度制御を行う搬送部（搬送距離1m）24とから構成される。

【0096】ところで、フラックス塗布工程20a、予備加熱工程22a、フローはんだ付け工程23a、及び基板両面温度制御工程24aを含む全長3.8mの上部大コンペア20～24の搬送速度は1.2m／分、下降エレベータ付き小コンペア（長さ0.6m）25の搬送速度は1.2m／分、逆走コンペア（復路コンペア）26の搬送速度は1.2m／分、上昇エレベータ付き小コンペア（長さ0.6m）27の搬送速度は1.2m／分である。

【0097】また、Pbフリーはんだを用いたフローはんだ付け対象物、予備加熱条件およびフローはんだ付け条件は、第1の実施の形態と同様にした。

【0098】そして、フローはんだ付けにおける各工程の所要時間は、回路基板の装置への搬入作業時間が30秒、（2）上昇エレベータ付き小コンペア27によるフラクサへの移動時間が15秒、（3）フラックス塗布時間が50秒、（4）予備加熱時間が60秒、（5）フローはんだ付け時間が30秒、（6）基板両面温度制御時

間が50秒、（7）下降エレベータ付き小コンペアでの移動時間が15秒、（8）下降エレベータ25による搬送時間が60秒、（9）下降エレベータ付き小コンペアによる逆走コンペアへの移動時間が15秒、（10）逆走コンペア26による搬送時間が190秒、（11）上昇エレベータ付き小コンペア27での移動時間が15秒、（12）上昇エレベータ27による基板搬送時間が60秒、（13）回路基板1の装置からの搬出作業が30秒であり、1枚の回路基板に着目すれば、はんだ付けに必要な時間は合計10分20秒であった。

【0099】図8は、4本のコンペアを使用して回路基板が長方形状の経路により装置内を循環することにより、基板搬入と基板搬出が同じ位置で一人の作業者で行えるフローはんだ付け装置において、予備加熱工程の長さを0.6mとし、予備加熱部（図示せず）上で回路基板1をコンペアから浮かせて基板をコンペアの動きとは無関係に30秒停止させる構造を付加させ、さらに、搬送時間短縮をはかるため、はんだ付けに直接関与しないコンペアを高速で独立運転させることにした第2の実施例を示す平面斜視図である。

【0100】このフローはんだ付け装置は、表面実装部品2、4がリフローはんだ付けされ、挿入実装部品5が挿入された回路基板1を、基板搬入口部からフラクサへ搬送する搬送部（搬送距離0.3m）19と、フラックス塗布搬送部（搬送距離1m）20と、はんだ付けに関与しない搬送部（搬送距離0.3m）21と、エレベータ付きサイド搬送部28と、予備加熱搬送部（搬送距離0.6m）22と、フローはんだ付け搬送部（搬送距離0.6m）23と、基板両面温度制御搬送部（搬送距離1m）24と、エレベータ付きサイド搬送部29と、基板搬送部18に戻すはんだ付けに関与しない搬送部（搬送距離0.6m）19とから構成される。図1及び図2に示す如く、フローはんだ付け搬送部、即ちフローはんだ槽が設置されたフローはんだ付け部23は、基板ホールダー位置検出によりはんだ付け完了が検出できる機構を備えて構成される。

【0101】エレベータ付きサイド搬送部28は、小コンペア搬送部（搬送距離0.3m）28aと、下降小コンペア部28bと、下部搬送コンペア部（搬送距離1.2m）28cと、上昇小コンペア部28dと、小コンペア搬送部（搬送距離0.3m）28eとから構成される。

【0102】エレベータ付きサイド搬送部29も、小コンペア搬送部（搬送距離0.3m）29aと、下降小コンペア部29bと、下部搬送コンペア部（搬送距離1.2m）29cと、上昇小コンペア部29dと、小コンペア搬送部（搬送距離0.3m）29eとから構成される。

【0103】なお、はんだ付けに関与しない基板搬送（搬送距離0.6m）、基板搬入口部からフラクサへの基

板搬送19a、フラックス塗布工程20a、はんだ付けに関与しない基板搬送21aから成る全長2.2mのコンベアの搬送速度は1.2m/分、予備加熱工程22a、フローはんだ付け工程23a、基板両面温度制御工程24aから成る全長2.2mのコンベアの搬送速度は1.2m/分、2本の下降エレベータ付き小コンベアは長さ0.6m、搬送速度は1.2m/分とした。2本の上昇エレベータ付き小コンベアは長さ0.6m、搬送速度は1.2m/分、はんだ付けに関係しない2本の下部基板搬送コンベアの搬送速度は高速化を行い、12m/分とした。

【0104】また、予備加熱は、QFP-LSIが接続されていない方の基板下面に最高出力4.5kWのシーズヒーターによる加熱とし、回路基板の下面の温度を、約1分で、最高部121°C、最低部107°Cにした。

【0105】そして、フローはんだ付け条件は、第1の実施の形態と同様にして、基板サンプルを作製した。

【0106】そして、フローはんだ付けにおける各工程の所要時間は、(1)基板搬入部での基板の搬入作業が30秒、(2)フラクサへの移動時間が15秒、(3)フラックス塗布時間が50秒、(4)はんだ付けに関与しない基板搬送時間が15秒、(5)下降エレベータ付き小コンベアへの移動時間が15秒、(6)下降エレベータによる搬送時間が10秒、(7)下部基板搬送コンベアによる基板搬送と上昇エレベータへの移動時間が6秒、(8)上昇エレベータによる搬送時間が10秒、

(9)上昇エレベータ付き小コンベアから予備加熱部への移動時間が15秒、(10)予備加熱時間が60秒、

(11)フローはんだ付け時間が30秒、(12)基板両面温度制御時間が50秒、(13)下降エレベータ付き小コンベアへの移動時間が15秒、(14)下降エレベータによる搬送時間が10秒、(15)下部基板搬送コンベアによる基板搬送と上昇エレベータへの移動時間が6秒、(16)上昇エレベータによる搬送時間が10秒、(17)上昇エレベータ付き小コンベア上の移動時間が15秒、(18)基板搬入部への基板搬送時間が30秒、(19)基板搬入部での基板の搬出作業が30秒、であり、1枚の基板に着目すれば、はんだ付けに必要な時間は合計7分32秒であった。

【0107】図9は、4本のコンベアを使用して回路基板が長方形状の経路により装置内を循環することにより、基板搬入と基板搬出が同じ位置で一人の作業者で行えるフローはんだ付け装置において、下記機能を付加させた第3の実施例を示す平面斜視図である。

(a) 予備加熱工程については、第2の実施例と同様とする。

(b) 搬送時間の短縮をはかるため、はんだ付けに直接関与しない2本の下部搬送コンベア28c、29cを高速(12m/分)で運転する。

(c) 2本の下部搬送コンベア以外のコンベアの搬送速

度を0.5~2.0m/分の可変式とし、基板搬入時に搬送速度をあらかじめ入力できるようにする。

(d) 搬送基板サイズを最大360×360mm、最小100×100mmに限定し、この範囲内のあらゆるサイズの回路基板1を取り付けるための可動式基板固定具(図示せず)を備え、フローはんだ付け時の熱影響による基板の反りを防止するため、基板中央部にあらかじめ設けた開口部より回路基板1を上下からホールドするピン(図示せず)を有する、サイズ550×550mmの基板ホルダー(図示せず)を4個作製し、装置内では4個の基板ホルダーを介して回路基板1を搬送することとする。また、4個の基板ホルダーは、図9の中に白丸で示された位置、

A: 基板搬入部

C: 予備加熱工程22aの直前の上昇エレベータ付き小コンベア28dの上

E: 基板両面温度制御工程24aの直後の下降エレベータ付き小コンベア29bの上

F: 基板搬入部30の直前の上昇エレベータ付き小コンベア29dの上

の4カ所のステーションに配置し、その位置から4個の基板ホルダーを循環させる。

【0108】また、基板ホルダーが基板搬入部Aに到達したとき、(はんだ付けの完了した回路基板が存在する場合は、まず回路基板の取り外しを行い)新たな回路基板の搬入を行う。

【0109】さらに、

B: フラックス塗布工程20aの直後の下降エレベータ付き小コンベア28bの上

D: 予備加熱部22a

もステーションとし、4個の基板ホルダーが合計6個のステーション間を移動する際、隣接する2個のステーション間のコンベア上に基板ホルダーが2個以上存在しないようにする。これは基板ホルダーの動きを1つずつ独立制御し、装置内での衝突を防止するためである。

【0110】このために、6個のそれぞれのステーションを基板搬入部を起点とし、ここから基板ホルダーが通過する順に、A、B、C、D、E、Fと名付けることにする。

【0111】すなわち、

A: 基板搬入部

B: フラックス塗布工程直後の下降エレベータ付き小コンベアの上

C: 予備加熱工程直前の上昇エレベータ付き小コンベアの上

D: 予備加熱部

E: 基板両面温度制御工程直後の下降エレベータ付き小コンベアの上

F: 基板搬入部直前の上昇エレベータ付き小コンベアの上

とする。

【0112】次に、上記フローはんだ付け装置において、コンペア独立制御を行う制御装置30には、複数のデータ格納部を有する制御メモリ31を備えられる。

【0113】なお、それぞれのデータ格納部には、各回路基板1の予備加熱部22での最適停止時間Tと、フローはんだ付け時の最適基板搬送速度Vが格納されている。

【0114】例えば、予備加熱部22での最適停止時間Tと、フローはんだ付け時の最適基板搬送速度Vがそれぞれ異なる回路基板X、Yを連続的に本フローはんだ付け装置に搬入し、運転する場合を考える。いま、回路基板(予備加熱部での最適停止時間、フローはんだ付け時の最適基板搬送速度) = (Tx, Vx) Xを基板搬入部(ステーションA)の基板ホルダーにセットし、(Tx, Vx)を制御装置30に対して入力後、スタートボタン(図示せず)を押して制御装置30内に設けられたコンピュータ32の制御の基に、基板ホルダー搬送をスタートさせる。

【0115】このとき、基板ホルダーは、ステーションBに向かって搬送される。次に、回路基板XがステーションBを出発したのを検出器(図示せず)で検出後、基板搬入部(ステーションA)に向かって次の基板ホルダーが搬送されるようになっている。

【0116】そして、回路基板XがステーションCを出発したときをもって、次の回路基板YがステーションBを通過できるように制御される。次に、回路基板Xが予備加熱部(ステーションD)22でTxの間停止して予備加熱がなされる。このとき回路基板Xの基板データ(Tx, Vx)はデータ格納部に存在する。よって、予備加熱部22から基板両面温度制御部24までのコンペアは搬送速度Vxで動いている。Txの時間が経過すると、回路基板Xがはんだ付け最適搬送速度Vxで搬送されはじめる。

【0117】そして、回路基板Xがフローはんだ付け部23を通過したことを検出器にて検出した後、次の回路基板Yの基板データ(Ty, Vy)はデータ格納部に收められ、次の回路基板YはステーションCを出発し、最適の予備加熱、はんだ付けが行われるようになる。それ以降も同様の手順にて基板ホルダーを搬送していく。

【0118】そして、1枚目の回路基板XがステーションEに到着したが、その前の基板ホルダーがステーションFを出発できず、2枚目の回路基板YがステーションDを出発してしまっている場合が状況によっては起こりうる。この場合、2枚目の回路基板Yのフローはんだ付け部23を通過したことを検出器にて検出した直後、予備加熱部22から基板両面温度制御部24までのコンペアを停止し、基板ホルダーの衝突を防止できるようにしている。それ以降も同様の手順にて基板ホルダーを搬送していく。

【0119】そして、その後、1枚目の回路基板Xは前方のステーションに基板ホルダーが存在しないことを確認後、ステーションFを通り、ステーションAに戻ることになる。

【0120】2枚目以降も前方のステーションに基板ホルダーが存在しないことを確認後、同様の手順にて移動していく。

【0121】なお、入力したデータは、

(Tx, Vx) = (30秒, 1.2m/分)

(Ty, Vy) = (5秒, 1.5m/分)

また、はんだ付けが完了した基板を搬送してきた基板ホルダーが基板搬入部19に到着した場合、基板搬出を30秒で行い、次の基板搬入とデータ入力を合計30秒で行った直後、スタートボタンを押した。

【0122】次に、1枚目に基板Xを装置に搬入してから2枚目以降の基板搬入開始時刻、基板搬出終了時刻を調べた結果を示す。

【0123】その結果、基板の搬入開始は、

1枚目(基板X) : 0分00秒後

2枚目(基板Y) : 1分15秒後

3枚目(基板X) : 2分50秒後

4枚目(基板Y) : 4分25秒後

5枚目(基板X) : 7分22秒後

6枚目(基板Y) : 8分37秒後

基板の搬出終了は、

1枚目(基板X) : 6分52秒後

2枚目(基板Y) : 8分37秒後

3枚目(基板X) : 10分22秒後

4枚目(基板Y) : 12分07秒後

5枚目(基板X) : 13分52秒後

6枚目(基板Y) : 15分37秒後

となり、あらかじめ必要な条件を入力しておけば、通常基板予備加熱に必要な熱量、はんだ付け時の基板搬送速度、基板サイズがそれぞれ異なる基板を連続的に生産することが可能となり、1分45秒ごとに1枚の基板が生産可能のことになる。

【0124】また、本実施例によれば、予備加熱用ヒータの出力安定化に必要とする時間、いわゆる段取り替えロス時間の無いはんだ付けが可能となり、基板生産スピードを向上させることができる。

【0125】

【発明の効果】本発明によれば、Pbフリーはんだを用いた混載実装方法において、はんだのPbフリー化に伴い発生するはんだ付け欠陥を防止して挿入実装部品はもとより、表面実装部品についても高信頼性を維持して接続できる効果を奏する。

【0126】また、本発明によれば、Pbフリーはんだを用いた混載実装方法において、フローはんだ付けの際、溶融はんだの噴流の温度許容範囲を高温側に拡張することができるので温度のコントロールがしやすくな

る効果を奏する。

【図面の簡単な説明】

【図1】本発明に係るPbフリーはんだを用いた混載実装方法の第1および第3の実施の形態を説明するための図である。

【図2】本発明に係るPbフリーはんだを用いた混載実装方法の第2および第4の実施の形態を説明するための図である。

【図3】本発明に係る第1の実施の形態（予備加熱を行った後、混載実装基板にフローはんだ付けを行う際、QFP-LSI接続側基板面を冷却する場合）におけるQFP-LSI接続部破断条件を示した図である。

【図4】本発明に係る第1の実施の形態の比較例（予備加熱を行った後、混載実装基板にフローはんだ付けを行う場合）におけるQFP-LSI接続部破断条件を示した図である。

【図5】本発明に係る第3の実施の形態（急速予備加熱を行った後、混載実装基板にフローはんだ付けを行う際、QFP-LSI接続側基板面を冷却する場合）におけるQFP-LSI接続部破断条件を示した図である。

【図6】本発明に係る第3の実施の形態の比較例（急速予備加熱を行った後、混載実装基板にフローはんだ付けを行う場合）におけるQFP-LSI接続部破断条件を示した図である。

【図7】本発明に係るPbフリーはんだを用いたフローはんだ付け装置の第1の実施例を示した正面図である。

【図8】本発明に係るPbフリーはんだを用いたフローはんだ付け装置の第2の実施例を示した平面斜視概略図である。

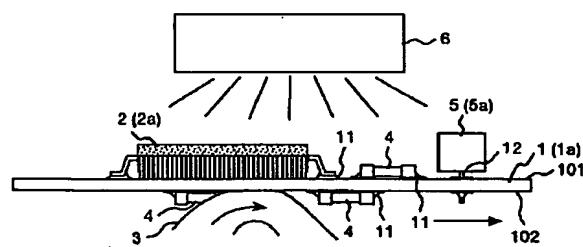
【図9】本発明に係るPbフリーはんだを用いたフローはんだ付け装置の第3の実施例を示した平面斜視概略図である。

【符号の説明】

1、1a…回路基板（ガラスエポキシ基板）、2、2a…表面実装部品（QFP-LSI）、3…溶融はんだ噴流、4、4a…表面実装部品（チップ部品）、5、5a…挿入実装部品（6端子コネクタ）、6…基板冷却装置、7…基板加熱装置、8…反り防止治具、18…基板搬入口、19…小コンベア部、20…フラックス塗布搬送部、20a…フラックス塗布工程、21…はんだ付けに関与しない搬送部、22…予備加熱搬送部、22a…予備加熱工程、23…フローはんだ付け搬送部、23a…フローはんだ付け工程、24…基板両面温度制御搬送部、25…下降エレベータ付き小コンベア、26…逆走コンベア（往路コンベア）、27…エレベータ付き小コンベア、28、29…エレベータ付きサイド搬送部、28c、29c…下部搬送コンベア部。

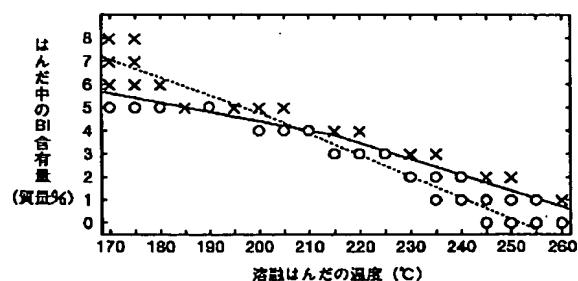
【図1】

図 1



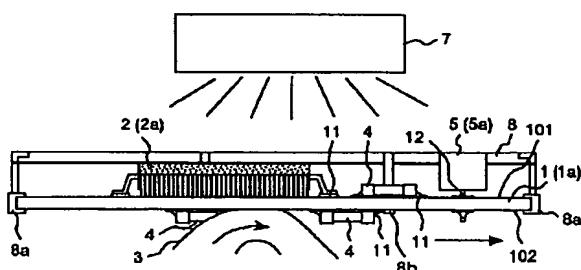
【図3】

図 3



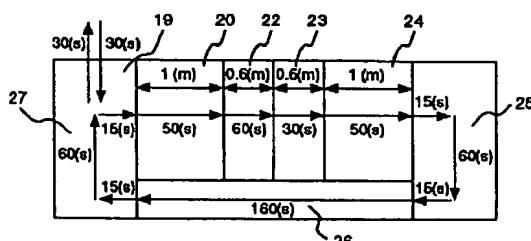
【図2】

図 2



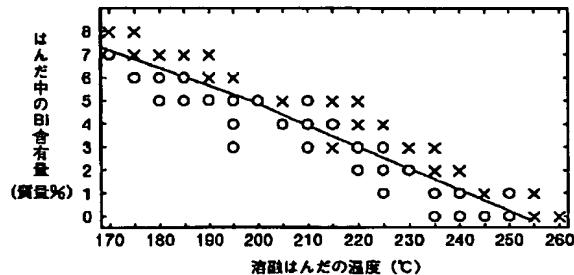
【図7】

図 7



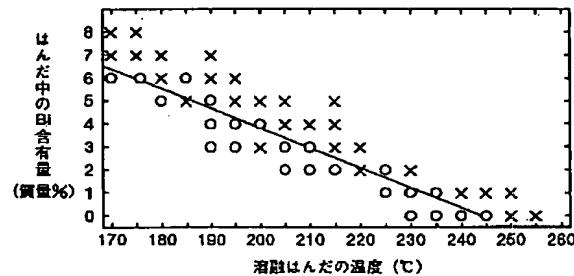
【図4】

圖 4



【図6】

6

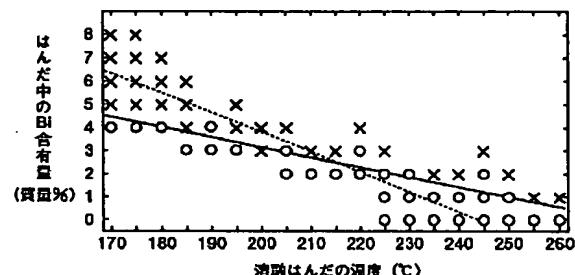


【図9】

四 9

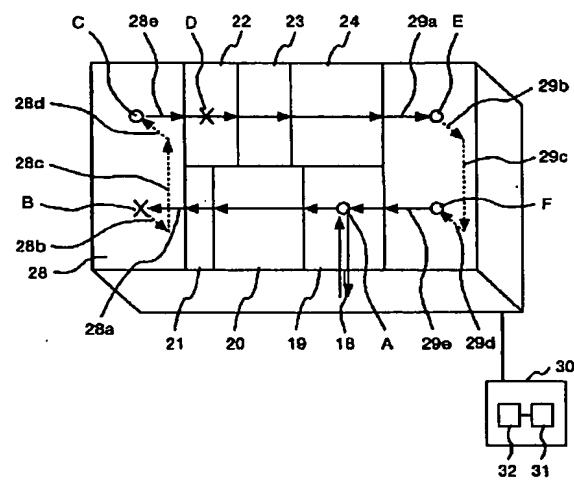
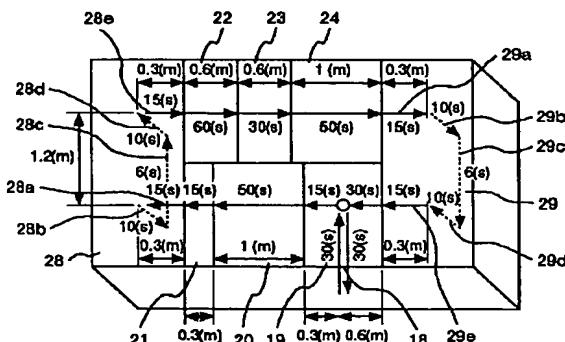


5



【図8】

8



## フロントページの続き

(51) Int. Cl. 7		識別記号	F I	マーク(参考)
H 0 5 K	3/34	5 0 7	H 0 5 K	3/34
		5 0 9		5 0 7 C
		5 1 2		5 0 9
B 2 3 K	1/00	3 3 0	B 2 3 K	1/00
	1/08	3 2 0		3 3 0 E
	31/02	3 1 0		1/08
	35/26	3 1 0		3 2 0 Z
C 2 2 C	12/00			31/02
H 0 5 K	1/18			3 1 0 F
// C 2 2 C	13/02			35/26
B 2 3 K	101:42			3 1 0 A
				3 1 0 C
			C 2 2 C	12/00
			H 0 5 K	1/18
				A
				F
			C 2 2 C	13/02
			B 2 3 K	101:42

## (72) 発明者 大村 智之

神奈川県横浜市戸塚区戸塚町216番地 株  
式会社日立製作所通信事業部内

F ターム(参考) 4E080 AA01 AB05 CB04  
5E319 AA02 AA03 AA07 AA08 AB01  
AB05 AC02 BB05 CC24 CC33  
CD21 CD26 CD31 CD35 CD46  
GG03  
5E336 AA01 AA05 AA14 BB02 BB15  
CC01 CC31 EE02 EE03 GG06